

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 08-018345
(43)Date of publication of application : 19.01.1996

(51)Int.Cl. H03D 3/06

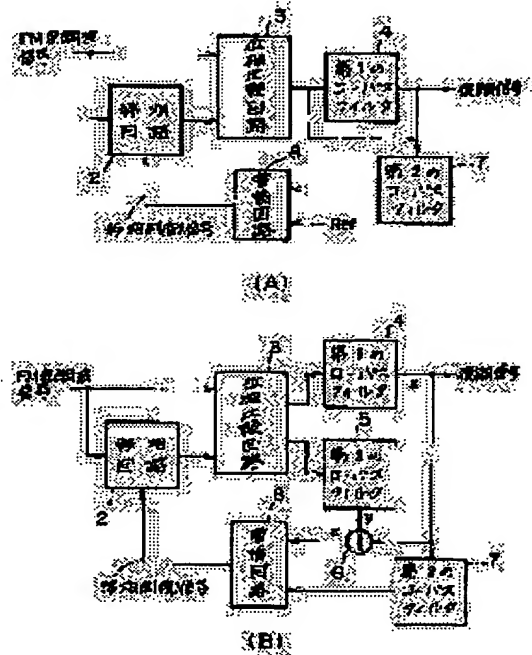
(21)Application number : 06-152242 (71)Applicant : FUJITSU LTD
(22)Date of filing : 04.07.1994 (72)Inventor : HIRAKI KENJI

(54) QUADRATURE DEMODULATION CIRCUIT

(57)Abstract:

PURPOSE: To provide the quadrature demodulation circuit where optimum and stable demodulation characteristics are always obtained.

CONSTITUTION: An input FM modulated wave signal has the phase shifted by a phase shift circuit 2, and the output and the input FM modulated wave signal are compared with each other by a phase comparison circuit 3. The output is smoothed by a low pass filter 4 to generate a demodulated signal. A low pass filter 7 smooths the output or the row pass filter 4 to output an average demodulated signal. The average demodulated signal level at the time when the extent of phase shift of the phase shift circuit 2 is 90° in the case of the input FM modulated wave having a center frequency f_0 is denoted as Ref. An amplification circuit 8 compares the prescribed value Ref and the average demodulated signal with each other, and the phase shift circuit 2 is so adjusted that the difference is 0. Since the phase comparison circuit 3 generates first and second phase difference detection signals which have opposite characteristics so as to be symmetrical with a prescribed level as the reference when the phase difference between both signals is 90° , these generated signals are averaged by an average circuit 6, and the output of this circuit 6 is used as the reference level Ref of the amplification circuit 8.



(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平8-18345

(43) 公開日 平成8年(1996)1月19日

(51) Int.Cl.⁹

H 0 3 D 3/06

識別記号

庁内整理番号

F I

技術表示箇所

B

審査請求 未請求 請求項の数 3 O L (全 8 頁)

(21) 出願番号 特願平6-152242
(22) 出願日 平成6年(1994)7月4日

(71) 出願人 000005223
富士通株式会社
神奈川県川崎市中原区上小田中1015番地
(72) 発明者 平木 賢治
宮城県仙台市青葉区一番町1丁目2番25号
富士通東北デジタル・テクノロジー株式
会社内
(74) 代理人 弁理士 井桁 貞一

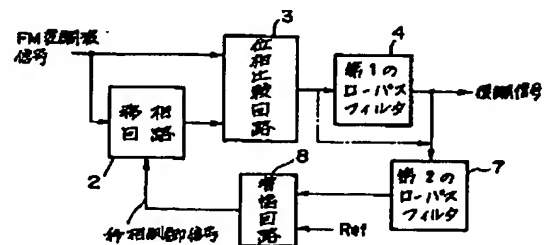
(54) 【発明の名称】 クォドラチャ復調回路

(57) 【要約】 (修正有)

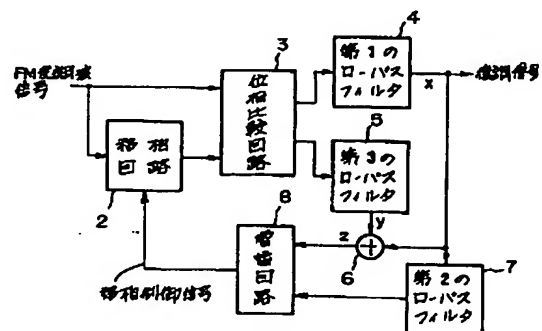
【目的】 常に最適で安定な復調特性が得られるクォドラチャ復調回路を提供する。

【構成】 入力 of FM変調波信号を移相回路2で移相し、その出力と入力 of FM変調波信号を位相比較回路3で比較する。更にローパスフィルタ4により平滑化して復調信号を形成する。ローパスフィルタ7はローパスフィルタ4の出力を平滑化して平均復調信号を出力する。今、入力 of FM変調波が中心周波数 f_0 の時に移相回路2の移相量が 90° となる時の平均復調信号レベルを R_{ef} とする。増幅回路8は所定値 R_{ef} と平均復調信号とを比較し、その差がゼロとなるように移相回路2を調整する。(B) 図の位相比較回路3は両信号間の位相差が 90° の時に所定レベルを基準として正負対称となるような互いに逆特性の第1及び第2の位相差検出信号を形成するので、これらを平均回路6で平均化して、増幅回路8の基準レベル R_{ef} として使用する。

本発明の原理的構成図



(A)



(B)

【特許請求の範囲】

【請求項 1】 入力 FM 変調波信号を移相する移相回路 (2) であって、移相制御信号により移相量を可変なものと、

入力 FM 変調波信号と移相回路 (2) の出力とを比較し、両信号間の位相差が 90° 又はその奇数倍の時に所定レベルを基準として正負対称となるような位相差検出信号を形成する位相比較回路 (3) と、

位相比較回路 (3) の出力を平滑化して復調信号を形成する第 1 のローパスフィルタ (4) と、

位相比較回路 (3) 又は第 1 のローパスフィルタ (4) の出力を平滑化する第 2 のローパスフィルタ (7) であって、第 1 のローパスフィルタ (4) よりも時定数が長いものと、

第 2 のローパスフィルタ (7) の出力と所定値とを比較し、その差をゼロとするような方向の前記移相制御信号を形成する増幅回路 (8) とを備えることを特徴とするクオドラチャ復調回路。

【請求項 2】 入力 FM 変調波信号を移相する移相回路 (2) であって、移相制御信号により移相量を可変なものと、

入力 FM 変調波信号と移相回路 (2) の出力とを比較し、両信号間の位相差が 90° 又はその奇数倍の時に所定レベルを基準として正負対称となるような互いに逆特性の第 1 及び第 2 の位相差検出信号を形成する位相比較回路 (3) と、

第 1 の位相差検出信号を平滑化して復調信号を形成する第 1 のローパスフィルタ (4) と、

第 1 のローパスフィルタ (4) の出力を平滑化する第 2 のローパスフィルタ (7) と、

第 2 の位相差検出信号を平滑化する第 3 のローパスフィルタ (5) であって、第 1 のローパスフィルタ (4) と同一のフィルタ特性を有するものと、

第 1 及び第 3 のローパスフィルタ (4, 5) の各出力の加算平均を求める平均回路 (6) と、

第 2 のローパスフィルタ (7) の出力と平均回路 (6) の出力とを比較し、その差をゼロとするような方向の前記移相制御信号を形成する増幅回路 (8) とを備えることを特徴とするクオドラチャ復調回路。

【請求項 3】 移相回路 (2) は移相制御信号により容量を可変な可変容量素子を備えることを特徴とする請求項 1 又は 2 のクオドラチャ復調回路。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明はクオドラチャ復調回路に関し、更に詳しくは FM 変調波信号を変調周波数に応じた信号に復調するクオドラチャ復調回路に関する。クオドラチャ復調回路は FM 受信機等に用いられる。

【0002】

【従来の技術】 図 4 は従来のクオドラチャ復調回路を説

明する図である。図 4 の (A) において、12 は LC による移相回路、13 は乗算回路 (位相比較回路)、14 はローパスフィルタ (LPF) である。移相回路 12 の移相量は入力 FM 変調波 ① が所定の中心周波数 f_0 の時にその出力信号 ② との位相差が $\pi/2$ (90°) となるように予め調整 (同調) されている。以下、復調動作を説明する。

【0003】 図 4 の (B) は FM 変調波 ① の周波数が f_0 の場合を示している。移相回路 12 は入力 FM 変調波 ① を移相し、この場合の入出力信号 ①、② 間の位相差 ϕ は $\phi = \pi/2$ となる。乗算回路 13 は信号 ①、② を乗算 (比較) し、 $\phi = \pi/2$ の場合は所定レベルを基準として正負対称となるような位相差検出信号 ③ を形成する。ローパスフィルタ 14 は位相差検出信号 ③ を平滑化して復調信号 ④ を形成する。そして、この場合の復調電圧は所定レベル (この例では直流バイアス電圧 V_B) と略一致する。

【0004】 図 4 の (C) は FM 変調波 ① の周波数が f_0 より高い場合を示しており、この場合の入出力信号 ①、② 間の位相差 ϕ は $\phi < \pi/2$ となる。このため乗算結果の位相差検出信号 ③ は正の成分が多くなり、その復調信号 ④ は所定レベルよりも高くなる。図 4 の (D) は FM 変調波 ① の周波数が f_0 より低い場合を示しており、この場合の入出力信号 ①、② 間の位相差 ϕ は $\phi > \pi/2$ となる。このため乗算結果の位相差検出信号 ③ は負の成分が多くなり、その復調信号 ④ は所定レベルよりも低くなる。

【0005】 こうして、FM 変調波 ① の周波数が f_0 の時の復調電圧を所定レベルとなし、 f_0 からの周波数偏移到比例した復調電圧 ④ が得られる。図 5 は従来技術の問題点を説明する図である。図 5 の (A) は従来のクオドラチャ復調回路の復調特性 (入力周波数 F 対復調電圧 V) を示しており、FM 変調波の中心周波数 f_0 と移相回路 12 の同調周波数とが一致している場合 (即ち、 f_0 の時 $\phi = \pi/2$ の場合) の復調特性 A を示している。

【0006】 復調特性 A は FM 変調波が f_0 の所で傾きが最大、かつ直線性が最良となっており、この点の復調電圧 V は所定レベルである。FM 変調波の周波数 f が f_0 を中心にして変化すると、これに応じて復調信号 v は所定レベルを中心にして変化し、この時の復調レベル及び復調歪率は共に最適の状態にある。

【0007】

【発明が解決しようとする課題】 しかし、周囲温度等の変動により移相回路 12 の同調周波数と FM 変調波の中心周波数 f_0 とがずれる場合がある。実際上は f_0 がずれる場合も、同調周波数がずれる場合もある。図 5 の

(B) は同調周波数が f_0 よりも低い方にずれた場合の復調特性 B を示しており、図 5 の (C) は同調周波数が f_0 よりも高い方にずれた場合の復調特性 C を示している。いずれの場合も FM 変調波が f_0 の時に $\phi = \pi/2$

の関係とはならず、その結果復調レベルが上／下にずれる。また復調信号も上／下に歪み、復調歪率は劣化してしまう。

【0008】従来は、可変インダクタ L 又は可変コンデンサ C_2 を用いて手作業により同調周波数の調整を行っていた。このため、調整作業に大変手間がかかるという問題があった。本発明の目的は、常に最適で安定な復調特性が得られるクオドラチャ復調回路を提供することにある。

【0009】

【課題を解決するための手段】上記の課題は図1の

(A)の構成により解決される。即ち、本発明(1)のクオドラチャ復調回路は、入力FM変調波信号を移相する移相回路2であって、移相制御信号により移相量を可変なものと、入力FM変調波信号と移相回路2の出力とを比較し、両信号間の位相差が 90° 又はその奇数倍の時に所定レベルを基準として正負対称となるような位相差検出信号を形成する位相比較回路3と、位相比較回路3の出力を平滑化して復調信号を形成する第1のローパスフィルタ4と、位相比較回路3又は第1のローパスフィルタ4の出力を平滑化する第2のローパスフィルタ7であって、第1のローパスフィルタ4よりも時定数が長いものと、第2のローパスフィルタ7の出力と所定値とを比較し、その差をゼロとするような方向の前記移相制御信号を形成する増幅回路8とを備える。

【0010】また上記の課題は図1の(B)の構成により解決される。即ち、本発明(2)のクオドラチャ復調回路は、入力FM変調波信号を移相する移相回路2であって、移相制御信号により移相量を可変なものと、入力FM変調波信号と移相回路2の出力とを比較し、両信号間の位相差が 90° 又はその奇数倍の時に所定レベルを基準として正負対称となるような互いに逆特性の第1及び第2の位相差検出信号を形成する位相比較回路3と、第1の位相差検出信号を平滑化して復調信号を形成する第1のローパスフィルタ4と、第1のローパスフィルタ4の出力を平滑化する第2のローパスフィルタ7と、第2の位相差検出信号を平滑化する第3のローパスフィルタ5であって、第1のローパスフィルタ4と同一のフィルタ特性を有するものと、第1及び第3のローパスフィルタ4、5の各出力の加算平均を求める平均回路6と、第2のローパスフィルタ7の出力と平均回路6の出力とを比較し、その差をゼロとするような方向の前記移相制御信号を形成する増幅回路8とを備える。

【0011】

【作用】図1の(A)の本発明(1)のクオドラチャ復調回路において、移相回路2は入力FM変調波信号を移相すると共に、その移相量は移相制御信号により可変となっている。位相比較回路3は入力FM変調波信号と移相回路2の出力とを比較し、両信号間の位相差が 90° 又はその奇数倍の時に所定レベルを基準として正負

対称となるような位相差検出信号を形成する。そして、第1のローパスフィルタ4は位相比較回路3の出力を平滑化してFM変調信号の復調信号を形成する。

【0012】一方、第2のローパスフィルタ7は、第1のローパスフィルタ4よりも長い時定数を有しており、これによって位相比較回路3又は第1のローパスフィルタ4の出力を平滑化する。従って、第2のローパスフィルタ7の出力には復調信号の所定区間における平均値が得られる。ここで、入力FM変調波の周波数 f がその中心周波数 f_0 を中心にして統計的に対称に変化するとすると、その復調信号も所定レベルを中心にして統計的に対称に変化する。従って、第2のローパスフィルタ7の時定数を十分に長くしておけば、その出力の復調信号の平均値は常に入力FM変調波が f_0 にある時の復調レベル(所定レベル)と略等しい。

【0013】そこで、この場合は入力FM変調波が f_0 の時の復調レベルと等しくなるような所定値 R_{ef} を予め設定しておき、増幅回路8は第2のローパスフィルタ7の出力と所定値 R_{ef} とを比較することにより、その差をゼロとするような方向の前記移相制御信号を形成する。従って、本発明(1)によれば、入力FM変調波の f_0 と移相回路2の同調周波数との間にずれが無い時、即ち、入力FM変調波が f_0 である時の移相回路2の移相量 ϕ が 90° 又はその奇数倍である時は、第2のローパスフィルタ7の出力は所定値 R_{ef} と略一致し、従って増幅回路8の移相制御信号は0(所定値)である。

【0014】しかし、入力FM変調波が f_0 である時の移相回路2の移相量が 90° 又はその奇数倍よりずれると、これに応じて第2のローパスフィルタ7の出力は所定値 R_{ef} から外れる。その結果、増幅回路8はその差をゼロとするような方向の移相制御信号を形成し、これにより移相回路2の移相量は、入力FM変調波が f_0 である時の移相量が 90° 又はその奇数倍となるように変化する。かくして、本発明(1)によれば常に最適で安定な復調特性が得られる。

【0015】図1の(B)の本発明(2)のクオドラチャ復調回路において、移相回路2は入力FM変調波信号を移相すると共に、その移相量は移相制御信号により可変となっている。位相比較回路3は入力FM変調波信号と移相回路2の出力とを比較し、両信号間の位相差が 90° 又はその奇数倍の時に所定レベルを基準として正負対称となるような互いに逆特性の第1及び第2の位相差検出信号を形成する。そして、第1のローパスフィルタ4は第1の位相差検出信号を平滑化してFM変調信号の復調信号を形成する。また第1のローパスフィルタ4と同一のフィルタ特性を有する第3のローパスフィルタ5は第2の位相差検出信号を平滑化する。そして、平均回路6は第1及び第3のローパスフィルタ4、5の各出力の加算平均を求める。

【0016】今、入力FM変調波が f_0 で、その時の移相回路2の移相量が 90° 又はその奇数倍であれば、位相比較回路3は所定レベルを基準として正負対称となるような互いに逆特性の第1及び第2の位相差検出信号を形成する。この場合は、第1及び第3のローパスフィルタ4、5の各出力 x 、 y は互いに等しく、平均回路6の出力 z は $z = (x + y) / 2 = x$ （所定値 R_{ef} に相当）である。

【0017】また入力FM変調波が f_0 で、その時の移相回路2の移相量が 90° 又はその奇数倍よりずれると、この場合の第1及び第3のローパスフィルタ4、5の各出力 x 、 y は互いに等しくなく、所定値 $x = R_{ef}$ を中心にして $x + \Delta x$ 、 $y - \Delta y$ 又は $x - \Delta x$ 、 $y + \Delta y$ （但し、 $y = x$ 、 $\Delta y = \Delta x$ ）だけ変移する。しかし、平均回路6の出力 z は $z = (x + \Delta x + y - \Delta y) / 2$ 又は $(x - \Delta x + y + \Delta y) / 2$ であり、いずれの場合も $z = x$ となり所定値 R_{ef} に等しい。即ち、平均回路6は移相回路2の移相量のずれの有無に係わらず復調特性の基準となるような基準レベル R_{ef} を常に自ら生成し、保持している。

【0018】一方、第2のローパスフィルタ7は第1のローパスフィルタ4の出力を平滑化する。従って、第2のローパスフィルタ7の出力には復調信号の所定区間における平均値が得られる。そして、増幅回路8は第2のローパスフィルタ7の出力と平均回路6の出力とを比較し、その差をゼロとするような方向の前記移相制御信号を形成する。

【0019】従って、本発明(2)によれば、入力FM変調波が f_0 である時の移相回路2の移相量 ϕ が 90° 又はその奇数倍である時は、第2のローパスフィルタ7の出力は平均回路6の出力と一致し、従って増幅回路8の移相制御信号は0（所定値）である。しかし、入力FM変調波が f_0 である時の移相回路2の移相量が 90° 又はその奇数倍よりずれると、これに応じて第2のローパスフィルタ7の出力は平均回路6の出力から外れる。その結果、増幅回路8はその差をゼロとするような方向の移相制御信号を形成し、これにより移相回路2の移相量は、入力FM変調波が f_0 である時の移相量が 90° 又はその奇数倍となるように変化する。

【0020】かくして、本発明(2)によれば常に最適で安定な復調特性が得られる。しかも、基準レベル R_{ef} を外から設定する必要は無く、このような復調回路を構成すれば、基準レベル R_{ef} は平均回路6の出力として自動的に定まる。そして、これに応じて移相回路2は入力FM変調波が f_0 である時にその移相量が 90° 又はその奇数倍となるように自動的に調整される。

【0021】また好ましくは、移相回路2は移相制御信号により容量を可変な可変容量素子を備える。

【0022】

【実施例】以下、添付図面に従って本発明による実施例

を詳細に説明する。なお、全図を通して同一符号は同一又は相当部分を示すものとする。図2は実施例のクォドラチャ復調回路を示す図で、図において、1はリミッタアンプ(LA)、2はLCによる移相回路、VCは可変容量ダイオード(VC:バリキャップ)、3は差動電流出力型の乗算回路(位相比較回路)、Aは平衡出力回路、4、5は共にFM変調信号の帯域を通過させる同一フィルタ特性のローパスフィルタ(LPF)、6は平均回路、7はフィルタ4、5より時定数の長いローパスフィルタ(LPF)、8は増幅回路である。

【0023】移相回路2の移相量は基本的には入力FM変調波信号が所定の中心周波数の時にその出力信号との位相差が $\pi/2$ となるように調整(同調)されている。乗算回路3は入力FM変調波信号と移相回路2の出力とを乗算し、両信号間の位相差が 90° の時に所定レベルを基準として正負対称となるような互いに逆特性の位相差検出信号を形成する。これを、以下に具体的に説明する。

【0024】入力FM変調波信号のレベルに応じてトランジスタ Q_5 、 Q_6 の何れか一方がONし、他方がOFFする。トランジスタ Q_6 がONの時は、更に移相回路2の出力に従ってトランジスタ Q_4 に電流 I_2 が流れ、かつトランジスタ Q_3 に電流 I_1 が流れる。トランジスタ Q_3 の電流 I_1 はカレントミラー回路を構成するトランジスタ Q_8 に同一の電流 I_1 を流し、該電流 I_1 はトランジスタ Q_{11} に同一の電流 I_1 を流す。

【0025】一方、トランジスタ Q_4 の電流 I_2 は同じくカレントミラー回路を構成するトランジスタ Q_9 に同一の電流 I_2 を流し、該電流 I_2 はノードaに流れ込む。更に、該ノードaには定電流源の定電流 I_{9c} より分流した電流 I_3 が流入しており、従ってトランジスタ Q_{12} に流れる電流は $(I_2 + I_3)$ と表せる。但し、トランジスタ Q_{11} 、 Q_{12} はカレントミラー回路を構成しているので、 $I_1 = (I_2 + I_3)$ の関係がある。従って、ローパスフィルタ4に流入する電流 I_5 は $I_5 = I_{9c} - I_3 = I_{9c} - (I_1 - I_2) = I_{9c} + (I_2 - I_1)$ である。即ち、この電流 I_5 はバイアス電流 I_{9c} と移相回路2の出力に応じた差動出力の項 $(I_2 - I_1)$ との和になっている。

【0026】一方、トランジスタ Q_4 の電流 I_2 はカレントミラー回路を構成するトランジスタ Q_{15} に同一の電流 I_2 を流し、該電流 I_2 はトランジスタ Q_{16} に同一の電流 I_2 を流す。またトランジスタ Q_3 の電流 I_1 は同じくカレントミラー回路を構成するトランジスタ Q_{14} に同一の電流 I_1 を流し、該電流 I_1 はノードbに流れ込む。更に、該ノードbには定電流源の定電流 I_{7c} より分流した電流 I_6 が流入しており、従ってトランジスタ Q_{17} に流れる電流は $(I_1 + I_6)$ と表せる。但し、トランジスタ Q_{16} 、 Q_{17} はカレントミラー回路を構成しているので、 $I_2 = (I_1 + I_6)$ の関係がある。従って、

ローパスフィルタ 5 に入力する電流 I_8 は $I_8 = I_{7C} - I_6 = I_{7C} - (I_2 - I_1) = I_{7C} + (I_1 - I_2)$ である。即ち、この電流 I_8 はバイアス電流 I_{7C} と移相回路 2 の出力に応じた差動出力の逆数の項 $(I_1 - I_2)$ との和になっている。

【0027】そこで、バイアス電流 $I_{9C} = I_{7C}$ とすると、ローパスフィルタ 4 には $I_5 = I_{9C} + (I_2 - I_1)$ の電流が流れ、かつローパスフィルタ 5 には $I_8 = I_{9C} + (I_1 - I_2) = I_{9C} - (I_2 - I_1)$ の電流が流れる。かくして、トランジスタ Q_6 が ON の時には、ローパスフィルタ 4、5 には同一の直流バイアス電流 I_{9C} を中心にして移相回路 2 の出力に比例した互いに逆特性 $(I_2 - I_1)$ 、 $-(I_2 - I_1)$ の成分を有する位相差検出信号電流 I_5 、 I_8 が同位相で流れる。

【0028】一方、トランジスタ Q_5 が ON の時は上記の逆であり、ローパスフィルタ 4 には $I_5 = I_{9C} - (I_2 - I_1)$ の電流が流れ、かつローパスフィルタ 5 には $I_8 = I_{9C} + (I_2 - I_1)$ の電流が流れる。即ち、トランジスタ Q_5 が ON の時には、LPF 4、5 には同一の直流バイアス電流 I_{9C} を中心にして移相回路 2 の出力に比例した互いに逆特性 $-(I_2 - I_1)$ 、 $(I_2 - I_1)$ の成分を有する位相差検出信号電流 I_5 、 I_8 が同位相で流れる。

【0029】更に、一例のローパスフィルタ 4 はエミッタフォロウ型の 2 次のローパスフィルタより成っており、そのカットオフ周波数 f_C は $f_C = 1 / \{ 2\pi \sqrt{(C_5 C_6 R_3 R_4)} \}$ 、 Q は $Q = \sqrt{(C_5 / C_6)} \cdot \sqrt{(R_3 R_4)} / (R_3 + R_4)$ で与えられることが知られている。そこで、所要の FM 変調信号（即ち、復調信号）成分のみを通過させるようにローパスフィルタ 4 のカットオフ周波数 f_C 及び Q を選択する。ローパスフィルタ 5 のフィルタ特性もローパスフィルタ 4 と同一に選ぶ。

【0030】平均回路 6 は不図示のオペアンプを用いた加算平均回路により構成されており、ローパスフィルタ 4、5 の各出力の加算平均を求める。平均回路 6 はローパスフィルタ 4、5 を介して乗算回路 3 と直流的に結合しているので、平均回路 6 の出力はこの復調回路の復調特性の基準レベル R_{ef} を常に正確に表す。またローパスフィルタ 4、5 の各出力は同相かつ逆特性であるので、平均回路 6 の出力が変動することは無い。また平均回路 6 の出力は周囲温度等の変化に対しても安定である。

【0031】一方、ローパスフィルタ 7 は、直流から FM 変調周波数帯域より低い周波数においては通過特性、かつそれより高い周波数では十分な減衰特性をもっており、ローパスフィルタ 4 の復調出力を平滑化して、平均復調電圧を出力する。そして、増幅回路 8 はローパスフィルタ 7 の出力と平均回路 6 の出力とを比較し、その差をゼロとするような方向の移相制御信号を形成する。

【0032】例えば、この移相制御信号はバリキャップ

VC のアノード側に接続され、バリキャップ VC のカソード側はプラスのバイアス電圧 V_B に保たれている。従って、移相制御信号の変化により、バリキャップ VC の容量が変化し、移相回路 2 の移相量が調整される。図 3 は実施例の復調回路の動作を説明する図である。

【0033】図 3 の (A) は実施例の復調回路の復調特性（入力周波数 F 対復調電圧 V ）を示しており、FM 変調波の中心周波数 f_0 と移相回路 2 の同調周波数とが一致している場合（即ち、 f_0 の時 $\phi = \pi/2$ の場合）の復調特性 A 及びその逆特性 A' を示している。特性 A 、 A' は入力 FM 変調波が f_0 の所で傾き（感度）が最大、かつ直線性が最良となっており、この点における復調電圧 V は所定レベル R_{ef} である。入力 FM 変調波 f が f_0 を中心にして変化すると、ローパスフィルタ 4、5 の出力 v は所定レベル R_{ef} を中心にして互いに逆極性で変化し、この時の復調レベル及び復調歪率は共に最適の状態にある。また、この状態ではローパスフィルタ 7 の出力 e と平均回路 6 の出力 R_{ef} とは一致しており、従って増幅回路 8 の移相制御信号は 0（所定値）である。

【0034】しかし、周囲温度等の変動により移相回路 2 の同調周波数と FM 変調波の中心周波数 f_0 とがずれる場合がある。実際上は f_0 がずれる場合も、同調周波数がずれる場合もある。図 3 の (B) は同調周波数が f_0 よりも低い方にずれた場合の復調特性 B 、 B' を示しており、図 3 の (C) は同調周波数が f_0 よりも高い方にずれた場合の復調特性 C 、 C' を示している。いずれの場合も FM 変調波が f_0 の時に $\phi = \pi/2$ の関係とはならず、その結果復調レベルが上／下にずれる。これに応じて、ローパスフィルタ 7 の出力 e も上／下にずれる。一方、平均回路 6 の出力 R_{ef} は一定に保たれる。そこで、増幅回路 8 はその差をゼロとするような方向の移相制御信号を形成し、これにより移相回路 2 の移相量は、入力 FM 変調波が f_0 である時の移相量が 90° となるように変化する。

【0035】例えば図 3 の (B) の場合では、 $e > R_{ef}$ の関係となり、これにより増幅回路 8 の出力電圧は低くなる。従って、バリキャップ VC の負バイアスは強くなり、容量成分が減り、移相回路 2 の同調周波数は高くなるように動作する。また図 3 の (C) の場合では、 $e < R_{ef}$ の関係となり、これにより増幅回路 8 の出力電圧は高くなる。従って、バリキャップ VC の負バイアスは弱くなり、容量成分が増し、移相回路 2 の同調周波数は低くなるように動作する。こうして、入力 FM 変調波が f_0 の時に常に $\phi = \pi/2$ の関係となるように、移相回路 2 の移相量が自動的に調整される。

【0036】なお、上記のように高い制御精度を要求されない場合もある。この場合は、図 2 の平均回路 6 及びローパスフィルタ 5 に係る部分を省略して、代わりに増幅回路 8 の入力端子に予め設定した固定の電圧レベル R_{ef} を接続しても良い。こうすれば、復調回路の全体が簡

略化され、かつ移相回路 2 の移相量は自動的に所望値に調整される。またこの場合のローパスフィルタ 7 は乗算回路 3 の出力を直接に平滑化するものでも良い。

【0037】また、上記実施例では LC による移相回路 2 の場合を述べたがこれに限らない。移相回路 2 は受動素子より成る 2 次以上のローパスフィルタ又はハイパスフィルタ、或いは能動素子を含む 2 次以上のアクティブローパスフィルタ又はアクティブハイパスフィルタであっても良い。また、上記実施例では入力 FM 変調波が f_0 の時の移相回路 2 の移相量が 90° の場合を述べたがこれに限らない。位相比較回路 3 は移相回路 2 の移相量が 90° の奇数倍であっても、動作可能である。一方、この場合の移相回路 2 の周波数変化に対する移相量の変化は一層急峻（高感度）にできる。

【0038】また、上記本発明に好適なる実施例を述べたが、本発明思想を逸脱しない範囲内で、構成及び組み合わせの様々な変更が行えることは言うまでも無い。

【0039】

【発明の効果】以上述べた如く本発明によれば、クオドラチャ復調回路における移相回路の無調整化が可能となる。しかも、常に最適で安定な復調特性が得られる。従

って、クオドラチャ復調回路の生産性、信頼性、保守性が格段に改善される。

【図面の簡単な説明】

【図 1】図 1 は本発明の原理的構成図である。

【図 2】図 2 は実施例のクオドラチャ復調回路を示す図である。

【図 3】図 3 は実施例の復調回路の動作を説明する図である。

【図 4】図 4 は従来のクオドラチャ復調回路を説明する図である。

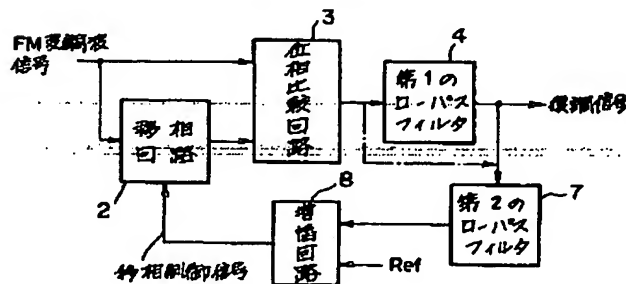
【図 5】図 5 は従来技術の問題点を説明する図である。

【符号の説明】

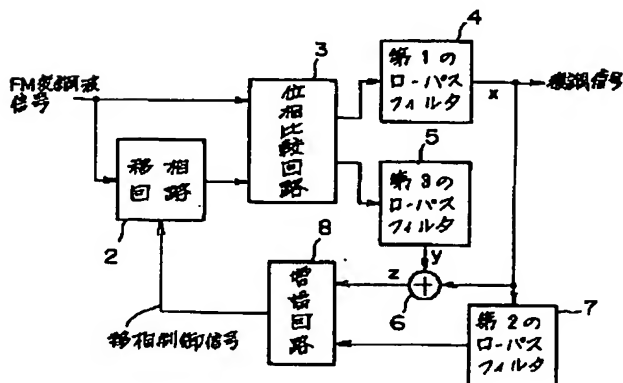
- 1 リミッタンプ
- 2 移相回路
- 3 位相比較回路
- 4 第 1 のローパスフィルタ
- 5 第 3 のローパスフィルタ
- 6 平均回路
- 7 第 2 のローパスフィルタ
- 8 増幅回路

【図 1】

本発明の原理的構成図



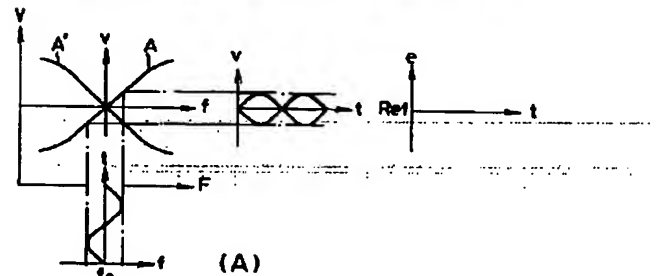
(A)



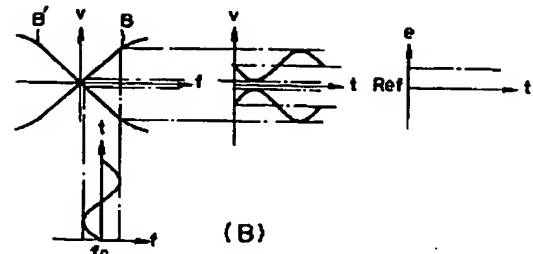
(B)

【図 3】

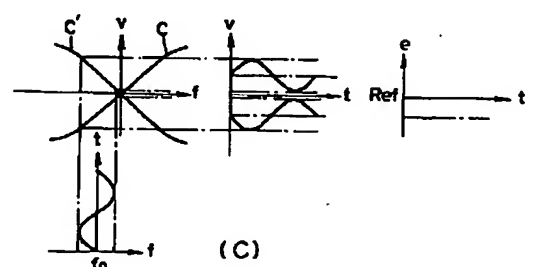
実施例の復調回路の動作を説明する図



(A)

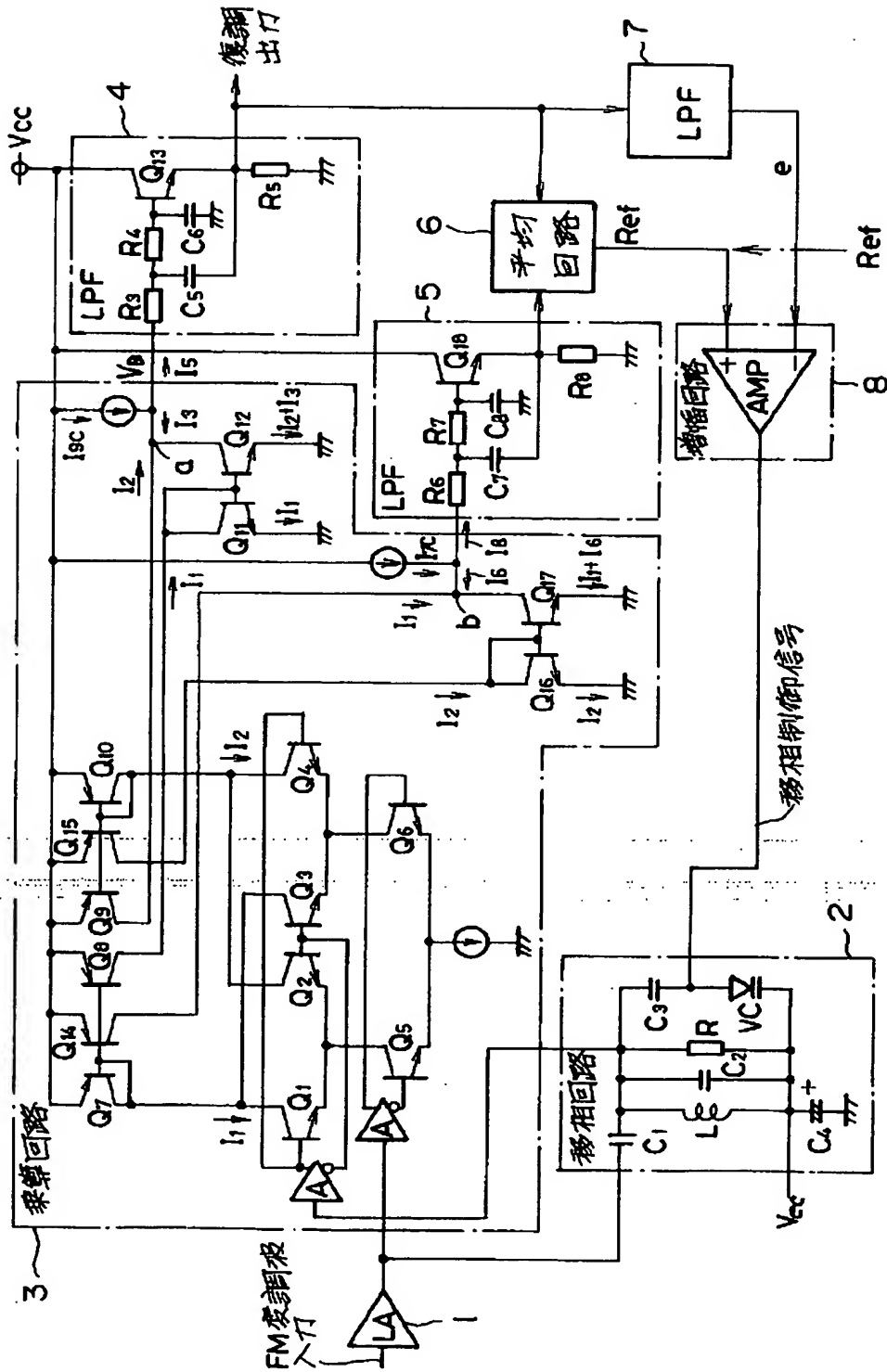


(B)



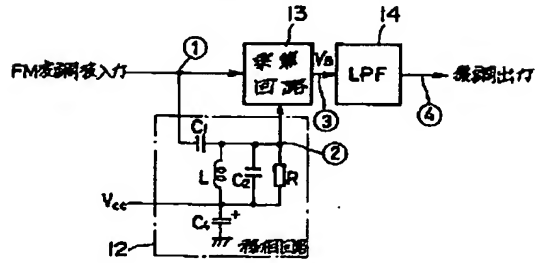
(C)

図示する回路調子ドオの例的实施

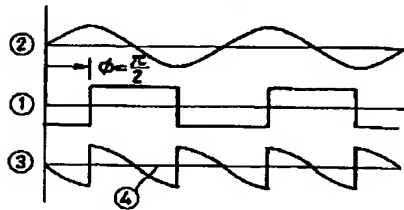


【図 4】

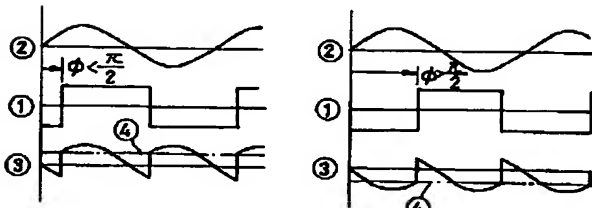
従来グッドラッチ復調回路を説明する図



(A)



(B)

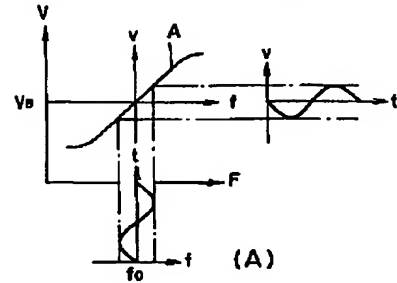


(C)

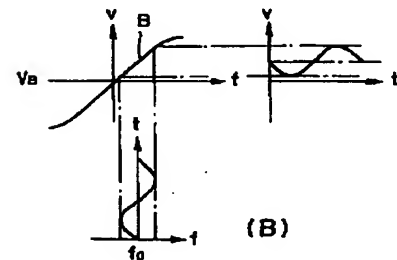
(D)

【図 5】

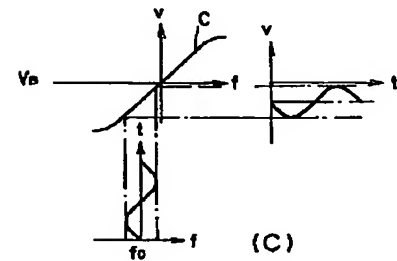
従来技術の問題点を説明する図



(A)



(B)



(C)